

①⑨ RÉPUBLIQUE FRANÇAISE
INSTITUT NATIONAL
DE LA PROPRIÉTÉ INDUSTRIELLE
PARIS

①⑪ N° de publication :
(à n'utiliser que pour les
commandes de reproduction)

2 775 375

②① N° d'enregistrement national :

98 02147

⑤① Int Cl⁶ : G 06 K 19/07, G 06 F 13/38

⑫

DEMANDE DE BREVET D'INVENTION

A1

②② Date de dépôt : 23.02.98.

③⑦ Priorité :

④③ Date de mise à la disposition du public de la
demande : 27.08.99 Bulletin 99/34.

⑤⑥ Liste des documents cités dans le rapport de
recherche préliminaire : *Se reporter à la fin du
présent fascicule*

⑥⑦ Références à d'autres documents nationaux
apparentés :

⑦① Demandeur(s) : SOLAIC Société anonyme — FR.

⑦② Inventeur(s) : THIRIET FABIEN.

⑦③ Titulaire(s) :

⑦④ Mandataire(s) : SCHLUMBERGER INDUSTRIES.

⑤④ CHARGEMENT DE PROGRAMMES INFORMATIQUES EN BLOCS.

⑤⑦ L'invention concerne un procédé de chargement de
programmes informatiques dans une mémoire d'un objet
portable à mémoire, notamment carte à puce, à partir d'un
ou plusieurs dispositifs émetteurs EM1,..., EMj,... EMP, p
étant un nombre entier. Le procédé de l'invention se carac-
térise en ce qu'il comporte les étapes suivantes selon
lesquelles:

- le programme informatique est divisé en n blocs
BLK1,..., BLKi,..., BLKn, n étant un nombre entier supérieur
à 1;
- une information I (n) indicative du nombre n de blocs à
charger est transmise à l'objet portable;
- les blocs BLK1,..., BLKi,..., BLKn sont chargés dans
une mémoire de l'objet portable; et
- chaque bloc BLKi chargé est compté dans l'objet por-
table, avec reprise à partir du dernier bloc en cours de re-
chargement, afin d'éviter de repartir du début.

L'invention s'applique en particulier au chargement de
programmes dans des cartes fonctionnant sans contact.

FR 2 775 375 - A1



1

CHARGEMENT DE PROGRAMMES INFORMATIQUES EN BLOCS

L'invention concerne le chargement de programmes informatiques dans une mémoire d'un objet portable et notamment dans une mémoire d'une carte à puce.

5 Les cartes à puce sont des objets portables ou portatifs constitués, d'une part, d'un corps de carte et, d'autre part, d'une puce.

La puce comprend un circuit intégré à la surface d'un substrat silicium, ledit circuit définissant notamment des zones mémoire de la
10 puce ainsi qu'une partie micro-contrôleur assurant en particulier la gestion des données entre les différentes zones mémoire.

Cette puce, reportée au sein d'un module électronique ou non, est intégrée au corps de carte et communique avec le monde extérieur au moyen de contacts électriques ou d'une antenne. Selon son mode
15 de communication, la carte est dite à contacts ou sans contact, étant toutefois entendu que des cartes dites combinées sont susceptibles de communiquer selon les deux modes de communication avec et sans contact.

Classiquement, les cartes à puce sont utilisées dans des
20 applications dans lesquelles elles identifient leur porteur et permettent par exemple audit porteur d'obtenir un droit tel qu'un droit d'accès à des services ou d'effectuer des transactions.

L'accès à des services exige parfois qu'un programme informatique soit chargé dans une mémoire de la carte.

25 Néanmoins, ces programmes informatiques ont des tailles de plus en plus importantes qui atteignent aujourd'hui 8 kBytes et atteindront 64 kBytes dans un proche avenir.

Or, les cadences de fonctionnement du micro-contrôleur de la carte ainsi que le temps d'écriture des mémoires ne permettent pas

un chargement instantané de programmes importants.

Par exemple, la durée de chargement d'un programme de 8 kBytes dans une carte sans contact à partir d'un dispositif émetteur est de l'ordre d'une minute, ce qui est bien trop long pour permettre un chargement du programme dans le temps moyen durant lequel la carte est dans le champ électro-magnétique utile dudit dispositif émetteur, en particulier si l'on tient compte du fait que ce dispositif doit gérer une pluralité de cartes ainsi que les collisions éventuelles entre lesdites cartes.

10 En pratique, le chargement est alors interrompu et il est alors nécessaire d'attendre que le temps passé dans le champ d'un autre dispositif émetteur soit suffisamment long pour que le chargement du programme s'effectue dans sa totalité avec succès.

Aussi, compte tenu de ce qui précède, un problème que se propose de résoudre l'invention est de permettre le chargement d'un 15 programme sans que les contraintes de temps de chargement influent réellement sur le chargement dudit programme avec succès.

Au regard de ce problème, la solution proposée de l'invention a pour objet un procédé de chargement de programmes informatiques dans une mémoire d'un objet portable à mémoire, notamment carte à 20 puce, à partir d'un ou plusieurs dispositifs émetteurs EM1, ..., EMj, ...EMp, p étant un nombre entier supérieur ou égal à 1, caractérisé en ce qu'il comporte les étapes suivantes selon lesquelles :

- le programme informatique est divisé en n blocs BLK1, ..., 25 BLKi, ..., BLKn, n étant un nombre entier supérieur à 1 ;
- une information I(n) indicative du nombre n de blocs à charger est transmise à l'objet portable ;
- les blocs BLK1, ..., BLKi, ..., BLKn sont chargés dans une mémoire de l'objet portable ; et

- chaque bloc BLKi chargé est compté dans l'objet portable.

De manière avantageuse, le procédé de l'invention comporte en outre les étapes suivantes selon lesquelles : - le chargement des blocs BL1, ..., BLKi, ..., BLKn s'effectue sans contact, l'objet portable
5 disposant d'un mode de fonctionnement sans contact ; - le chargement des blocs BLK1, ..., BLKi, ...BLKn est interrompu au cours du chargement d'un bloc BLKi ; - le chargement des blocs est repris au bloc BLKi ; - des moyens FLG de l'objet portable indiquent à un dispositif émetteur EMj l'état en chargement FLG = Y ou non FLG
10 = N de l'objet portable ; et - préalablement à la reprise du chargement au bloc BLKi, l'état en chargement ou non de l'objet portable est vérifié.

L'invention sera mieux comprise à la lecture de l'exposé non limitatif qui va suivre.

15 Le procédé de l'invention s'applique aux objets portables ou portatifs à mémoire et, préférentiellement, à des cartes à puce dont le format ainsi que les caractéristiques sont définies dans les normes ISO 78-10 et 78-16 dont le contenu est incorporé dans le présent exposé par citation de référence ou s'applique, plus
20 préférentiellement, à de telles cartes disposant cependant d'un mode de fonctionnement sans contact éventuellement en sus d'un mode de fonctionnement classique, à contacts lesdites cartes étant caractérisées notamment dans les normes ISO 14443.

Les cartes à puce sans contact possèdent un circuit intégré
25 dans un substrat silicium, l'ensemble, circuit et substrat, constituant la puce, ladite puce étant soit intégrée dans un module électronique lui-même intégré dans un corps de carte, ou alors, intégrée directement dans ledit corps de carte.

Le circuit intégré définit différentes mémoires de la puce et

notamment au moins une mémoire volatile RAM et au moins une mémoire non volatile ROM, cette mémoire non volatile ou l'une des mémoires non volatiles étant, le cas échéant, une mémoire électriquement programmable et effaçable EEPROM ou une mémoire du type Flash PROM. En outre, le circuit intégré définit une unité centrale CPU ou micro-contrôleur, ladite unité centrale effectuant en particulier la gestion des données entre les différentes mémoires, par l'intermédiaire d'un bus d'adresses et d'un bus de données, ladite gestion étant cadencée selon des cycles d'horloge.

10 L'invention vise au chargement d'un programme informatique PRG dans une des mémoires de la carte et notamment dans une mémoire non volatile du type EEPROM de ladite carte.

Un tel programme PRG est un ensemble de données informatiques définissant par exemple un ensemble d'instructions exécutables par la carte. C'est le cas de programmes applicatifs rédigés dans des langages de haut niveau du type Java appelés applets. Il s'agit, dans un exemple, de programmes permettant l'accès à des services tels que, dans le cas d'une carte bancaire, d'un programme permettant à la carte d'effectuer des applications de porte-monnaie électronique. La taille des programmes PRG est plus ou moins importante. Cependant, l'invention montre un grand intérêt dans le cas de programmes de grande taille notamment de l'ordre ou supérieure à 2 kBytes, par exemple 8 kBytes, voire 64 kBytes dont la durée pratique totale de chargement est supérieure à 5 secondes.

25 Dans l'exemple de réalisation décrit dans le présent exposé, le programme PRG est chargé dans la mémoire EEPROM de la carte, à partir d'un ou plusieurs lecteurs émetteurs EM1, ..., EMj, ...EMP, p étant un nombre entier naturel supérieur ou égal à 1, chaque dispositif émetteur EMj disposant d'une copie du programme ou

étant susceptible d'obtenir une telle copie d'un serveur associé, sous contrôle d'un opérateur.

Pour son chargement, le programme PRG est divisé, selon l'invention, en n blocs BLK1, ..., BLKi, ..., BLKn, n étant un nombre
5 entier naturel strictement supérieur à 1, l'ensemble des blocs BLKi ayant avantageusement une taille voisine, préférentiellement de l'ordre de l'espace mémoire RAM réservé à l'effet de tampon d'écriture et appelé mémoire tampon.

Par exemple, un programme informatique de 2 kBytes peut être
10 divisé en huit blocs BLK1, ..., BLK8 d'environ 256 Bytes chacun.

La carte peut être dans un état de chargement, c'est-à-dire dans un état tel qu'elle attend que le programme PRG soit chargé ou non.

Lorsque la carte est dans l'état de chargement, une zone
15 mémoire FLG de celle-ci, située dans la mémoire EEPROM, est écrite par une donnée, par exemple binaire, indicative dudit état de chargement FLG = Y. Dans le cas contraire, FLG = N.

Lorsque la carte entre dans le champ électro-magnétique utile de communication d'un dispositif émetteur EM1, un dialogue sans
20 contact s'établit entre ladite carte et ledit dispositif émetteur EM1, dialogue au cours duquel l'état de chargement de la carte est vérifié voire changé si une décision de chargement est prise alors que la carte était initialement dans l'état de non chargement FLG = N.

Dans le cas où FLG = Y et si le chargement du programme PRG
25 n'a pas débuté, une information $I(n)$, indicative du nombre n de blocs BLKi que la carte doit recevoir est transmise par l'émetteur EM1 à ladite carte.

Cette indication $I(n)$ est reçue par la carte, notamment avec le bloc BLK1, l'ensemble $I(n)$ et BLK1 étant tout d'abord enregistré dans

la mémoire tampon de la carte puis pris en charge par l'unité centrale qui enregistre l'indication $I(n)$, ou une indication $I'(n)$ dérivée de cette indication $I(n)$, dans une zone mémoire COUNT servant de compteur. De même, le bloc BLK1 est enregistré dans la mémoire non volatile

5 EEPROM, à une adresse déterminée, par exemple ADD1. Lorsque ce bloc BLK1 est enregistré à cette adresse ADD1, la mémoire de comptage COUNT est décrémentée $COUNT = n-1$, signifiant qu'il reste $n-1$ blocs à charger.

Si le dialogue entre le dispositif émetteur EM1 et la carte n'est

10 pas interrompue le bloc BLK2 est reçu, enregistré en mémoire tampon, puis en EEPROM à l'adresse ADD2, notamment à la suite de ADD1 et le compteur COUNT est alors décrémenté une nouvelle fois $COUNT = n-2$. Il en va de même pour chacun des blocs BLK i jusqu'à BLK n .

15 Toutefois, dans le cas où le dialogue entre le dispositif émetteur EM1 et la carte est interrompu, par exemple, dans le cas où la carte sort du champ électro-magnétique utile de l'émetteur EM1, le chargement d'un bloc BLK i est interrompu, la carte se trouvant toujours dans l'état de chargement $FLG = Y$.

20 Il est alors nécessaire que la carte entre dans le champ d'un nouvel émetteur EM j disposant lui aussi d'une copie du programme PRG divisé en blocs BLK1, ..., BLK i , ..., BLK n pour que le chargement reprenne, ou que la carte entre à nouveau dans le champ de l'émetteur EM1.

25 EM j interroge alors la carte lui demande si elle est dans un état de chargement. Celle-ci répond que c'est effectivement le cas, eu égard à la présence de l'indication $FLG = Y$.

EM j interroge alors la carte sur le nombre de blocs chargés. Celle-ci répond que $i-1$ blocs ont été chargés, compte tenu du fait que

COUNT = i-1.

Le chargement reprend alors, avec ce nouvel émetteur EMj, au bloc BLKi et continue jusqu'au bloc BLKn, à moins qu'une nouvelle interruption rende nécessaire le passage de la carte dans le champ
5 d'un nouvel émetteur EMj.

Lorsque le bloc BLKn est chargé, le compteur est à zéro
COUNT = 0 puis la carte est mise dans l'état de non-chargement FLG
= N.

Ainsi, quelle que soit la longueur du programme PRG à charger,
10 le chargement en blocs BLKi couplé à un comptage des blocs chargés
permet, en particulier dans le cas de cartes sans contact, d'effectuer
un chargement de la totalité d'un programme sans que les
interruptions de dialogue entre la carte et les dispositifs émetteurs
nécessitent un nouveau chargement du programme depuis le début.

REVENDECATIONS

1. Procédé de chargement de programmes informatiques dans une mémoire d'un objet portable à mémoire, notamment carte à puce, à partir d'un ou plusieurs dispositifs émetteurs EM1, ..., EMj, 5 ...EMP, p étant un nombre entier, caractérisé en ce qu'il comporte les étapes suivantes selon lesquelles :

- le programme informatique est divisé en n blocs BLK1, ..., BLKi, ..., BLKn, n étant un nombre entier supérieur à 1 ;
- une information I(n) indicative du nombre n de blocs à 10 charger est transmise à l'objet portable ;
- les blocs BLK1, ..., BLKi, ..., BLKn sont chargés dans une mémoire de l'objet portable ; et
- chaque bloc BLKi chargé est compté dans l'objet portable.

2. Procédé selon la revendication 1, caractérisé en ce qu'il 15 comporte en outre une étape selon laquelle :

- le chargement des blocs BL1, ..., BLKi, ..., BLKn s'effectue sans contact, l'objet portable disposant d'un mode de fonctionnement sans contact.

3. Procédé selon l'une des revendications 1 ou 2, caractérisé en 20 ce qu'il comporte en outre une étape selon laquelle :

- le chargement des blocs BLK1, ..., BLKi, ...BLKn est interrompu au cours du chargement d'un bloc BLKi.

4. Procédé selon la revendication 3, caractérisé en ce qu'il comporte en outre une étape selon laquelle :

- 25
- le chargement des blocs est repris au bloc BLKi.

5. Procédé selon l'une des revendications précédentes, caractérisé en ce qu'il comporte en outre une étape selon laquelle :

- des moyens FLG de l'objet portable indiquent à un dispositif émetteur EMj l'état en chargement FLG = Y ou non FLG = N de l'objet

portable.

6. Procédé selon les revendications 4 et 5, caractérisé en ce qu'il comporte en outre l'étape suivante selon laquelle :

- préalablement à la reprise du chargement au bloc BLKi, l'état en chargement ou non de l'objet portable est vérifié.

INSTITUT NATIONAL
de la
PROPRIÉTÉ INDUSTRIELLE

**RAPPORT DE RECHERCHE
PRELIMINAIRE**
établi sur la base des dernières revendications
déposées avant le commencement de la recherche

N° d'enregistrement
national

FA 555613
FR 9802147

DOCUMENTS CONSIDERES COMME PERTINENTS		Revendications concernées de la demande examinée
Catégorie	Citation du document avec indication, en cas de besoin, des parties pertinentes	
Y	WO 90 05960 A (CRYPTAG) 31 mai 1990 * abrégé; revendications; figure * * page 6, ligne 8 - page 7, ligne 25 *	1,2
Y	EP 0 795 844 A (KONINKLIJKE PTT NEDERLAND) 17 septembre 1997 * le document en entier *	1,2
A	EP 0 559 205 A (TOSHIBA) 8 septembre 1993 * abrégé; revendications; figures 6-8, 11 * * colonne 5, ligne 41 - colonne 9, ligne 35 *	1,5
A	US 5 161 231 A (Y. IIJIMA) 3 novembre 1992 * abrégé; figures 14A-15 * * colonne 6, ligne 13 - colonne 7, ligne 17 *	1,3,4,6
A	WO 94 24673 A (JONHIG) 27 octobre 1994 * abrégé; revendications; figures * * page 5, ligne 1 - page 7, ligne 25 *	1,3-6
A	EP 0 563 997 A (TOSHIBA) 6 octobre 1993	
		DOMAINES TECHNIQUES RECHERCHES (Int.CL.6)
		G07F
Date d'achèvement de la recherche		Examineur
17 décembre 1998		David, J
CATEGORIE DES DOCUMENTS CITES		
X : particulièrement pertinent à lui seul Y : particulièrement pertinent en combinaison avec un autre document de la même catégorie A : pertinent à l'encontre d'au moins une revendication ou arrière-plan technologique général O : divulgation non-écrite P : document intercalaire		
T : théorie ou principe à la base de l'invention E : document de brevet bénéficiant d'une date antérieure à la date de dépôt et qui n'a été publié qu'à cette date de dépôt ou qu'à une date postérieure. D : cité dans la demande L : cité pour d'autres raisons & : membre de la même famille, document correspondant		

1

EPO FORM 1503 03.92 (P04C13)

THIS PAGE BLANK (USPTO)